

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

**федеральное государственное автономное  
образовательное учреждение высшего образования\_  
«Национальный исследовательский Нижегородский государственный университет  
им. Н.И. Лобачевского»**

Радиофизический факультет

---

УТВЕРЖДЕНО

решением президиума Ученого совета ННГУ

протокол № 1 от 16.01.2024 г.

**Рабочая программа дисциплины**

Аппаратные средства вычислительной техники

---

Уровень высшего образования

Специалитет

---

Направление подготовки / специальность

11.05.02 - Специальные радиотехнические системы

---

Направленность образовательной программы

Прием, анализ и обработка сигналов системами специального назначения

---

Форма обучения

очная

---

г. Нижний Новгород

2024 год начала подготовки

## 1. Место дисциплины в структуре ОПОП

Дисциплина Б1.В.02 Аппаратные средства вычислительной техники относится к части, формируемой участниками образовательных отношений образовательной программы.

## 2. Планируемые результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения образовательной программы (компетенциями и индикаторами достижения компетенций)

Формируемые компетенции (код, содержание компетенции)	Планируемые результаты обучения по дисциплине (модулю), в соответствии с индикатором достижения компетенции		Наименование оценочного средства	
	Индикатор достижения компетенции (код, содержание индикатора)	Результаты обучения по дисциплине	Для текущего контроля успеваемости	Для промежуточной аттестации
ПК-2: Способен проводить математическое и компьютерное моделирования, а также экспериментальные исследования объектов и процессов в целях анализа и оптимизации параметров радиоэлектронных средств и апробации перспективных технических решений	<p>ПК-2.1: Понимает основы моделирования и компьютерного проектирования радиоэлектронных средств, стандартные пакеты прикладных программ, ориентированных на решение научных и проектных задач радиоэлектроники</p> <p>ПК-2.2: Понимает математические модели процессов и явлений, лежащих в основе принципов действия радиоэлектронных средств</p> <p>ПК-2.3: Применяет компьютерные системы и пакеты прикладных программ для проектирования и моделирования радиоэлектронных средств</p> <p>ПК-2.4: Проводит экспериментальные исследования в целях анализа и оптимизации параметров радиоэлектронных средств и апробации перспективных технических решений</p>	<p>ПК-2.1:</p> <p>Знать схемы устройства основных отечественных и зарубежных цифровых устройств.</p> <p>Знать основные принципы работы отечественных и зарубежных цифровых устройств.</p> <p>Знать области их применения.</p> <p>Уметь уверенно и грамотно работать с научно-технической информацией в сфере цифровой вычислительной техники.</p> <p>Владеть навыком сбора, обработки, анализа и систематизации научно-технических данных из области средств вычислительной техники.</p> <p>ПК-2.2:</p> <p>Знать современный математический аппарат.</p> <p>Уметь применять на практике усвоенные знания для программирования цифровых устройств вычислительной техники.</p> <p>ПК-2.3:</p> <p>Знать основы программирования цифровых устройств вычислительной техники.</p>	<p>Дискуссия</p> <p>Аудиторная контрольная работа</p>	<p>Зачёт:</p> <p>Контрольные вопросы</p>

		<p>Знать способы усовершенствования математического аппарата, принципы оптимизации вычислительных процессов и алгоритмов.</p> <p>Уметь модифицировать базовое программное обеспечение устройств цифровой вычислительной техники.</p> <p>ПК-2.4:</p> <p>Знать методы экспериментального исследования в целях анализа и оптимизации параметров радиоэлектронных средств и апробации перспективных технических решений.</p> <p>Уметь применять методы экспериментального исследования в целях анализа и оптимизации параметров радиоэлектронных средств и апробации перспективных технических решений.</p> <p>Владеть методами экспериментального исследования в целях анализа и оптимизации параметров радиоэлектронных средств и апробации перспективных технических решений.</p>		
--	--	--	--	--

### 3. Структура и содержание дисциплины

#### 3.1 Трудоемкость дисциплины

	очная
<b>Общая трудоемкость, з.е.</b>	<b>3</b>
<b>Часов по учебному плану</b>	<b>108</b>
в том числе	
<b>аудиторные занятия (контактная работа):</b>	
- занятия лекционного типа	32
- занятия семинарского типа (практические занятия / лабораторные работы)	32
- КСР	1
самостоятельная работа	43
Промежуточная аттестация	0

	Зачёт
--	-------

### 3.2. Содержание дисциплины

(структурированное по темам (разделам) с указанием отведенного на них количества академических часов и виды учебных занятий)

Наименование разделов и тем дисциплины	Всего (часы)	в том числе			
		Контактная работа (работа во взаимодействии с преподавателем), часы из них			Самостоятельная работа обучающегося, часы
		Занятия лекционного типа	Занятия семинарского типа (практические занятия/лабораторные работы), часы	Всего	
	Ф Ф	Ф Ф	Ф Ф	Ф Ф	Ф Ф
Общее представление о принципе действия, функциональном составе и архитектуре цифровых вычислительных систем.	23	8	8	16	7
Функциональные узлы комбинационного типа.	14	4	4	8	6
Функциональные узлы последовательного типа (автоматы с памятью).	14	4	4	8	6
Запоминающие устройства.	14	4	4	8	6
Микропроцессоры: архитектура и структурное построение.	14	4	4	8	6
Микропроцессорные системы.	14	4	4	8	6
Обзор микропроцессорных систем и средств вычислительной техники.	14	4	4	8	6
Аттестация	0				
КСР	1			1	
Итого	108	32	32	65	43

#### Содержание разделов и тем дисциплины

1. Теоремы и аксиомы алгебры логики.
2. Принцип использования полупроводниковых диодов для выполнения логических операций.
3. Принцип использования транзисторов для выполнения логических операций.
4. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью диодов.
5. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью биполярных транзисторов.
6. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью полевых транзисторов.
7. Полный дешифратор и его роль в выполнении логических операций.
8. Программируемые логические матрицы (ПЛИМ) и их структурное построение.
9. Логика работы одноразрядного двоичного сумматора.
10. Принцип построения матричного умножителя.
11. Мультиплексор и его роль в выполнении логических выражений.
12. Основные свойства и область применения комбинационных схем.
13. Основные отличительные черты устройств последовательного типа (цифровых автоматов).
14. Признаки, по которым классифицируются триггеры. Разновидности триггеров.
15. Двоичные счетчики и их разновидности.

16. Регистры – их разновидности и структурный состав.
17. Принцип работы регистрового арифметическо-логического устройства.
18. Структурный состав оперативного запоминающего устройства (ОЗУ).
19. Статическое ОЗУ. Статические запоминающие элементы и структурное построение ОЗУ.
20. Динамическое ОЗУ. Динамические элементы памяти и механизм использования в динамическом ОЗУ.
21. Машина состояний класса 3 (автомат Мура) и область его применений.
22. Устройство управления выполнением программы на базе ПЛИС и его функционирование в составе центрального процессора (ЦП).
23. Обобщенная архитектура (регистровая модель) ЦП.
24. В чём состоит специфика применения регистров адреса и регистров данных в ЦП. Что понимается под режимами адресации, применяемыми в командах ЦП.
25. Упрощенный алгоритм работы ЦП.
26. Структурное построение процессора Intel-8080 и средства обеспечения его связи с микропроцессорной системой.
27. Формат команд (ЦП).
28. Особенности формата команд для CISC и RISC архитектур.
29. Основные черты ЦП с регистрово ориентированной (RISC) архитектурой.
30. Конвейер операций и его реализация в RISC процессорах.
31. Микросистема на базе магистрального интерфейса. Машина фон-Неймана.
32. Микросистемы с гарвардской архитектурой. Структура цифрового процессора сигналов (ЦПС) семейства ADSP-21xx.
33. Связь ЦПС ADSP-21xx с внешними по отношению к нему компонентами МП-системы.
34. Привести примеры, иллюстрирующие применение CISC и RISC архитектур в современных микропроцессорах и МП-системах.

Практические занятия /лабораторные работы организуются, в том числе, в форме практической подготовки, которая предусматривает участие обучающихся в выполнении отдельных элементов работ, связанных с будущей профессиональной деятельностью.

На проведение практических занятий / лабораторных работ в форме практической подготовки отводится: очная форма обучения - 32 ч.

#### **4. Учебно-методическое обеспечение самостоятельной работы обучающихся**

Самостоятельная работа обучающихся включает в себя подготовку к контрольным вопросам и заданиям для текущего контроля и промежуточной аттестации по итогам освоения дисциплины приведенным в п. 5.

1. Шкелев Е.И. Аппаратные средства вычислительной техники: Учебное пособие. – Нижний Новгород: Изд-во Нижегородского государственного университета, 2011. – 222 с.
2. Шкелев Е.И. Электронные цифровые системы и микропроцессоры: Учебное пособие. Нижний Новгород: Изд-во Нижегородского государственного университета, 2004. – 153 с.

#### **5. Фонд оценочных средств для текущего контроля успеваемости и промежуточной аттестации по дисциплине (модулю)**

**5.1 Типовые задания, необходимые для оценки результатов обучения при проведении текущего контроля успеваемости с указанием критериев их оценивания:**

### **5.1.1 Типовые задания (оценочное средство - Аудиторная контрольная работа) для оценки сформированности компетенции ПК-2:**

Для оценивания результатов обучения в виде знаний используется правильность ответов на следующие вопросы:

1. Теоремы и аксиомы алгебры логики.
2. Принцип использования полупроводниковых диодов для выполнения логических операций.
3. Принцип использования транзисторов для выполнения логических операций.
4. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью диодов.
5. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью биполярных транзисторов.
6. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью полевых транзисторов.
7. Полный дешифратор и его роль в выполнении логических операций.
8. Программируемые логические матрицы (ПЛИМ) и их структурное построение.
9. Логика работы одноразрядного двоичного сумматора.
10. Принцип построения матричного умножителя.
11. Мультиплексор и его роль в выполнении логических выражений.
12. Основные свойства и область применения комбинационных схем.
13. Основные отличительные черты устройств последовательного типа (цифровых автоматов).
14. Признаки, по которым классифицируются триггеры. Разновидности триггеров.
15. Двоичные счетчики и их разновидности.
16. Регистры – их разновидности и структурный состав.
17. Принцип работы регистрового арифметическо-логического устройства.
18. Структурный состав оперативного запоминающего устройства (ОЗУ).
19. Статическое ОЗУ. Статические запоминающие элементы и структурное построение ОЗУ.
20. Динамическое ОЗУ. Динамические элементы памяти и механизм использования в динамическом ОЗУ.
21. Машина состояний класса 3 (автомат Мура) и область его применений.

22. Устройство управления выполнением программы на базе ПЛИС и его функционирование в составе центрального процессора (ЦП).
23. Обобщенная архитектура (регистровая модель) ЦП.
24. В чём состоит специфика применения регистров адреса и регистров данных в ЦП. Что понимается под режимами адресации, применяемыми в командах ЦП.
25. Упрощенный алгоритм работы ЦП.
26. Структурное построение процессора Intel-8080 и средства обеспечения его связи с микропроцессорной системой.
27. Формат команд (ЦП).
28. Особенности формата команд для CISC и RISC архитектур.
29. Основные черты ЦП с регистрово ориентированной (RISC) архитектурой.
30. Конвейер операций и его реализация в RISC процессорах.
31. Микросистема на базе магистрального интерфейса. Машина фон-Неймана.
32. Микросистемы с гарвардской архитектурой. Структура цифрового процессора сигналов (ЦПС) семейства ADSP-21xx.
33. Связь ЦПС ADSP-21xx с внешними по отношению к нему компонентами МП-системы.
34. Привести примеры, иллюстрирующие применение CISC и RISC архитектур в современных микропроцессорах и МП-системах.

Для оценивания результатов обучения в виде умений и владений используется

проверка способности обучаемого пользоваться инструментарием системы автоматического проектирования IDE Embedded Workbench компании IAR Systems и механизмом размещения программного обеспечения в целевой системе.

### **Критерии оценивания (оценочное средство - Аудиторная контрольная работа)**

Оценка	Критерии оценивания
зачтено	«Зачтено» ставится в том случае, если студент на понятийном уровне может дать ответы на заданные вопросы.
не зачтено	В противном случае ставится «Не зачтено».

## 5.2. Описание шкал оценивания результатов обучения по дисциплине при промежуточной аттестации

### Шкала оценивания сформированности компетенций

Уровень сформированности компетенций (индикатора достижения компетенций)	плохо	неудовлетворительно	удовлетворительно	хорошо	очень хорошо	отлично	превосходно
	не зачтено		зачтено				
<u>Знания</u>	Отсутствие знаний теоретического материала. Невозможность оценить полноту знаний вследствие отказа обучающегося от ответа	Уровень знаний ниже минимальных требований. Имели место грубые ошибки	Минимально допустимый уровень знаний. Допущено много негрубых ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Допущено несколько негрубых ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Допущено несколько несущественных ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Ошибок нет.	Уровень знаний в объеме, превышающем программу подготовки.
<u>Умения</u>	Отсутствие минимальных умений. Невозможность оценить наличие умений вследствие отказа обучающегося от ответа	При решении стандартных задач не продемонстрированы основные умения. Имели место грубые ошибки	Продemonстрированы основные умения. Решены типовые задачи с негрубыми ошибками. Выполнены все задания, но не в полном объеме	Продemonстрированы все основные умения. Решены все основные задачи с негрубыми ошибками. Выполнены все задания в полном объеме, но некоторые с недочетами	Продemonстрированы все основные умения. Решены все основные задачи. Выполнены все задания в полном объеме, но некоторые с недочетами.	Продemonстрированы все основные умения. Решены все основные задачи с отдельным и несущественными недочетами, выполнены все задания в полном объеме	Продemonстрированы все основные умения. Решены все основные задачи. Выполнены все задания, в полном объеме без недочетов
<u>Навыки</u>	Отсутствие базовых навыков. Невозможность оценить наличие навыков вследствие отказа обучающегося от ответа	При решении стандартных задач не продемонстрированы базовые навыки. Имели место грубые ошибки	Имеется минимальный набор навыков для решения стандартных задач с некоторым и недочетами	Продemonстрированы базовые навыки при решении стандартных задач с некоторым и недочетами	Продemonстрированы базовые навыки при решении стандартных задач без ошибок и недочетов	Продemonстрированы навыки при решении нестандартных задач без ошибок и недочетов	Продemonстрирован творческий подход к решению нестандартных задач

### Шкала оценивания при промежуточной аттестации

Оценка	Уровень подготовки
--------	--------------------



<b>зачтено</b>	<b>превосходно</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «превосходно», продемонстрированы знания, умения, владения по соответствующим компетенциям на уровне выше предусмотренного программой
	<b>отлично</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «отлично».
	<b>очень хорошо</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «очень хорошо»
	<b>хорошо</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «хорошо».
	<b>удовлетворительно</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «удовлетворительно», при этом хотя бы одна компетенция сформирована на уровне «удовлетворительно»
<b>не зачтено</b>	<b>неудовлетворительно</b>	Хотя бы одна компетенция сформирована на уровне «неудовлетворительно».
	<b>плохо</b>	Хотя бы одна компетенция сформирована на уровне «плохо»

### 5.3 Типовые контрольные задания или иные материалы, необходимые для оценки результатов обучения на промежуточной аттестации с указанием критериев их оценивания:

#### 5.3.1 Типовые задания (оценочное средство - Контрольные вопросы) для оценки сформированности компетенции ПК-2

Для оценивания результатов обучения используется проверка способности обучаемого пользоваться инструментарием системы автоматического проектирования IDE Embedded Workbench компании IAR Systems и механизмом размещения программного обеспечения в целевой системе.

#### Критерии оценивания (оценочное средство - Контрольные вопросы)

Оценка	Критерии оценивания
зачтено	«Зачтено» ставится в том случае, если студент на понятийном уровне может дать ответы на заданные вопросы.
не зачтено	В противном случае ставится «Не зачтено».

### 6. Учебно-методическое и информационное обеспечение дисциплины (модуля)

Основная литература:

1. Шкелев Евгений Иванович. Аппаратные средства вычислительной техники : учеб. пособие для

студентов ННГУ, обучающихся по направлениям подготовки 010800 "Радиофизика" и 090106 "Информ. безопасность телекоммуникац. систем" / Нижегородский государственный университет им. Н. И. Лобачевского. - Н. Новгород : Изд-во ННГУ, 2011. - 222 с. - ISBN 978-5-91326-155-7 : 161.75., 2 экз.

2. Шкелев Евгений Иванович. Электронные цифровые системы и микропроцессоры : учеб. пособие / Нижегородский государственный университет им. Н. И. Лобачевского. - Н. Новгород : Изд-во ННГУ, 2004. - 153 с. - ISBN 5-85746-785-3 : 28.00., 58 экз.

Дополнительная литература:

1. Шкелев Евгений Иванович. Знакомство с микроконтроллером серии MSP430 : практикум / Е. И. Шкелев, В. А. Калинин, В. В. Пархачев ; ННГУ им. Н. И. Лобачевского. - Нижний Новгород : Изд-во ННГУ, 2015. - 27 с. - Текст : электронный., <https://e-lib.unn.ru/MegaPro/UserEntry?Action=FindDocs&ids=850136&idb=0>.

2. Первые шаги в программировании микроконтроллера серии MSP430 : практикум / Е. И. Шкелев, А. В. Иванов, В. А. Калинин, В. В. Пархачев ; ННГУ им. Н. И. Лобачевского. - Нижний Новгород : Изд-во ННГУ, 2015. - 15 с. - Текст : электронный.,

<https://e-lib.unn.ru/MegaPro/UserEntry?Action=FindDocs&ids=850139&idb=0>.

Программное обеспечение и Интернет-ресурсы (в соответствии с содержанием дисциплины):

1. Интегрированная среда разработки (IDE) компании IAR Systems.

[http://processor.wiki.ti.com/index.php/IAR\\_Embedded\\_Workbench\\_Kickstart\\_for\\_MSP430\\_Release\\_Notes](http://processor.wiki.ti.com/index.php/IAR_Embedded_Workbench_Kickstart_for_MSP430_Release_Notes).

## **7. Материально-техническое обеспечение дисциплины (модуля)**

Учебные аудитории для проведения учебных занятий, предусмотренных образовательной программой, оснащены мультимедийным оборудованием (проектор, экран), техническими средствами обучения, компьютерами, специализированным оборудованием: Для изучения дисциплины используется лабораторный комплекс из 8 рабочих мест. Каждое рабочее место имеет персональный компьютер с интегрированной средой разработки (IDE) Embedded Workbench компании IAR Systems и подключенной к компьютеру целевой системой на базе микроконтроллера серии MSP430 компании Texas Instruments.

Помещения для самостоятельной работы обучающихся оснащены компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечены доступом в электронную информационно-образовательную среду.

Программа составлена в соответствии с требованиями ФГОС ВО по направлению подготовки/специальности 11.05.02 - Специальные радиотехнические системы.

Автор(ы): Пархачев Владимир Владимирович, кандидат физико-математических наук, доцент.

Заведующий кафедрой: Фитасов Евгений Сергеевич, доктор технических наук.

Программа одобрена на заседании методической комиссии от 16.01.2024 г., протокол № №1.