

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

**федеральное государственное автономное
образовательное учреждение высшего образования
«Национальный исследовательский Нижегородский государственный университет
им. Н.И. Лобачевского»**

Радиофизический факультет

УТВЕРЖДЕНО

решением Ученого совета ННГУ

протокол № 15 от 24.12.2025 г.

Рабочая программа дисциплины

Аппаратные средства вычислительной техники

Уровень высшего образования

Бакалавриат

Направление подготовки / специальность

02.03.02 - Фундаментальная информатика и информационные технологии

Направленность образовательной программы

Информационные системы и технологии

Форма обучения

очная

г. Нижний Новгород

2026 год начала подготовки

1. Место дисциплины в структуре ОПОП

Дисциплина Б1.В.09 Аппаратные средства вычислительной техники относится к части, формируемой участниками образовательных отношений образовательной программы.

2. Планируемые результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения образовательной программы (компетенциями и индикаторами достижения компетенций)

Формируемые компетенции (код, содержание компетенции)	Планируемые результаты обучения по дисциплине (модулю), в соответствии с индикатором достижения компетенции		Наименование оценочного средства	
	Индикатор достижения компетенции (код, содержание индикатора)	Результаты обучения по дисциплине	Для текущего контроля успеваемости	Для промежуточной аттестации
ПК-3: Способен создавать и исследовать новые математические модели в естественных науках, промышленности и бизнесе, с учетом возможностей современных информационных технологий и программирования и компьютерной техники	ПК-3.1: Знает методы анализа и исследования математических моделей в области фундаментальной информатики и информационных технологий ПК-3.2: Умеет определять ключевые свойства и ограничения системы	ПК-3.1: Знает методы анализа и исследования математических моделей в области фундаментальной информатики и информационных технологий ПК-3.2: Умеет определять ключевые свойства и ограничения вычислительных систем	Аудиторная контрольная работа	Зачёт: Контрольные вопросы

3. Структура и содержание дисциплины

3.1 Трудоемкость дисциплины

	очная
Общая трудоемкость, з.е.	3
Часов по учебному плану	108
в том числе	
аудиторные занятия (контактная работа):	
- занятия лекционного типа	32
- занятия семинарского типа (практические занятия / лабораторные работы)	32
- КСР	1
самостоятельная работа	43
Промежуточная аттестация	0 Зачёт

3.2. Содержание дисциплины

(структурированное по темам (разделам) с указанием отведенного на них количества академических часов и виды учебных занятий)

Наименование разделов и тем дисциплины	Всего (часы)	в том числе			
		Контактная работа (работа во взаимодействии с преподавателем), часы из них			Самостоятельная работа обучающегося, часы
		Занятия лекционного типа	Занятия семинарского типа (практические занятия/лабораторные работы), часы	Всего	
	0 Ф 0	0 Ф 0	0 Ф 0	0 Ф 0	0 Ф 0
Общее представление о принципе действия, функциональном составе и архитектуре цифровых вычислительных систем.	23	8	8	16	7
Функциональные узлы комбинационного типа.	14	4	4	8	6
Функциональные узлы последовательного типа (автоматы с памятью).	14	4	4	8	6
Запоминающие устройства.	14	4	4	8	6
Микропроцессоры: архитектура и структурное построение.	14	4	4	8	6
Микропроцессорные системы.	14	4	4	8	6
Обзор микропроцессорных систем и средств вычислительной техники.	14	4	4	8	6
Аттестация	0				
КСР	1			1	
Итого	108	32	32	65	43

Содержание разделов и тем дисциплины

1. Теоремы и аксиомы алгебры логики.
2. Принцип использования полупроводниковых диодов для выполнения логических операций.
3. Принцип использования транзисторов для выполнения логических операций.
4. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью диодов.
5. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью биполярных транзисторов.
6. Перечислить типы базовых логических элементов, в которых логические операции выполняются с помощью полевых транзисторов.
7. Полный дешифратор и его роль в выполнении логических операций.
8. Программируемые логические матрицы (ПЛИМ) и их структурное построение.
9. Логика работы одноразрядного двоичного сумматора.
10. Принцип построения матричного умножителя.
11. Мультиплексор и его роль в выполнении логических выражений.
12. Основные свойства и область применения комбинационных схем.
13. Основные отличительные черты устройств последовательного типа (цифровых автоматов).
14. Признаки, по которым классифицируются триггеры. Разновидности триггеров.
15. Двоичные счетчики и их разновидности.
16. Регистры – их разновидности и структурный состав.
17. Принцип работы регистрового арифметическо-логического устройства.

18. Структурный состав оперативного запоминающего устройства (ОЗУ).
19. Статическое ОЗУ. Статические запоминающие элементы и структурное построение ОЗУ.
20. Динамическое ОЗУ. Динамические элементы памяти и механизм использования в динамическом ОЗУ.
21. Машина состояний класса 3 (автомат Мура) и область его применений.
22. Упрощенный алгоритм работы ЦП.

Практические занятия /лабораторные работы организуются, в том числе, в форме практической подготовки, которая предусматривает участие обучающихся в выполнении отдельных элементов работ, связанных с будущей профессиональной деятельностью.

На проведение практических занятий / лабораторных работ в форме практической подготовки отводится: очная форма обучения - 4 ч.

4. Учебно-методическое обеспечение самостоятельной работы обучающихся

Самостоятельная работа обучающихся включает в себя подготовку к контрольным вопросам и заданиям для текущего контроля и промежуточной аттестации по итогам освоения дисциплины приведенным в п. 5.

1. Шкелев Е.И. Аппаратные средства вычислительной техники: Учебное пособие. – Нижний Новгород: Изд-во Нижегородского государственного университета, 2011. – 222 с.
2. Шкелев Е.И. Электронные цифровые системы и микропроцессоры: Учебное пособие. Нижний Новгород: Изд-во Нижегородского государственного университета, 2004. – 153 с.

5. Фонд оценочных средств для текущего контроля успеваемости и промежуточной аттестации по дисциплине (модулю)

5.1 Типовые задания, необходимые для оценки результатов обучения при проведении текущего контроля успеваемости с указанием критериев их оценивания:

5.1.1 Типовые задания (оценочное средство - Аудиторная контрольная работа) для оценки сформированности компетенции ПК-3:

1. Понятие логической операции или функции. Дизъюнкция, конъюнкция, инверсия. Их обозначение на схемах. Теорема де Моргана. Получение СДНФ и СКНФ для любой логической функции.
2. Дешифратор, демультиплексор, мультиплексор. Устройство и назначение. Их обозначение на схемах.
3. Диодные дизъюнкторы и конъюнкторы. Устройство, принцип работы.
4. Классификация биполярных и полевых транзисторов, их внутренне устройство, обозначения на схемах.
5. Работа транзисторов в ключевом режиме.
6. Устройство простейшего инвертора, дизъюнктора и конъюнктора на транзисторах.
7. Назначение выходных цепей, не отвечающих за выполнение логических операций, в составе логических элементов.
8. Понятия пассивной, динамической, активной нагрузки в ключе на транзисторах.

9. Понятие комплементарных структур. Их назначение в цифровой электронике, преимущества и недостатки по сравнению с другими технологиями. Пример конъюнктора и дизъюнктора на КМДП транзисторах.
10. Назначение и устройство элементов с тремя состояниями.
11. Двоичные сумматоры. Устройство одноразрядных и многоразрядных сумматоров.
12. Матричные умножители. Устройство множительно-суммирующего блока.
13. Программируемые логические матрицы (ПЛИС). Назначение, устройство. Реализация МДНФ любой логической функции на ПЛИС.
14. Базовые матричные кристаллы (БМК) и программируемые логические интегральные схемы (ПЛИС). Что это, чем отличаются, зачем нужны?
15. Бистабильные ячейки (триггеры). Назначение, классификация. Обозначение на схемах.
16. Транзисторная схема асинхронного RS-триггера. Построение асинхронного и синхронного RS-триггера из логических элементов.
17. Назначение синхронизации при работе триггеров и других логических схем. Проблемы, возникающие при работе цифровых схем без синхронизации.
18. Схема параллельного (статического) регистра и последовательного (сдвигающего) регистра. Их назначение.
19. Двоичные счётчики. Устройство и назначение. Схемы последовательного и параллельного счётчиков.
20. Машины состояний. Что это такое, каким образом описываются? Классификация машин состояний. Какие задачи они могут решать?
21. Пример реализации машины состояний на матричной логике.
22. Понятие микроопераций и микрокоманд.
23. Запоминающие устройства. Назначение и классификация, Основные структуры адресных запоминающих устройств.
24. Оперативные запоминающие устройства. Динамические и статические (DRAM и SRAM): что это такое, и чем отличаются? Строение одного запоминающего элемента статической ОЗУ. Упрощенная схема одного элемента динамической ОЗУ.
25. Постоянные и перезаписываемые элементы энергонезависимой памяти. Назначение и классификация. Устройство транзисторов, использующихся в энергонезависимой памяти.

Критерии оценивания (оценочное средство - Аудиторная контрольная работа)

Оценка	Критерии оценивания
зачтено	«Зачтено» ставится в том случае, если студент на понятийном уровне может дать ответы на заданные вопросы.
не зачтено	В противном случае ставится «Не зачтено».

5.2. Описание шкал оценивания результатов обучения по дисциплине при промежуточной аттестации

Шкала оценивания сформированности компетенций

Уровень сформированности компет	плохо	неудовлетворительно	удовлетворительно	хорошо	очень хорошо	отлично	превосходно

енций (индик атора достиж ения компет енций)	не зачтено		зачтено				
<u>Знания</u>	Отсутствие знаний теоретического материала. Невозможность оценить полноту знаний вследствие отказа обучающегося от ответа	Уровень знаний ниже минимальных требований. Имели место грубые ошибки	Минимально допустимый уровень знаний. Допущено много негрубых ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Допущено несколько негрубых ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Допущено несколько несущественных ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Ошибок нет.	Уровень знаний в объеме, превышающем программу подготовки.
<u>Умения</u>	Отсутствие минимальных умений. Невозможность оценить наличие умений вследствие отказа обучающегося от ответа	При решении стандартных задач не продемонстрированы основные умения. Имели место грубые ошибки	Продemonстрированы основные умения. Решены типовые задачи с негрубыми ошибками. Выполнены все задания, но не в полном объеме	Продemonстрированы все основные умения. Решены все основные задачи с негрубыми ошибками. Выполнены все задания в полном объеме, но некоторые с недочетами	Продemonстрированы все основные умения. Решены все основные задачи. Выполнены все задания в полном объеме, но некоторые с недочетами	Продemonстрированы все основные умения. Решены все основные задачи с отдельным и несущественными недочетами, выполнены все задания в полном объеме	Продemonстрированы все основные умения. Решены все основные задачи. Выполнены все задания, в полном объеме без недочетов
<u>Навыки</u>	Отсутствие базовых навыков. Невозможность оценить наличие навыков вследствие отказа обучающегося от ответа	При решении стандартных задач не продемонстрированы базовые навыки. Имели место грубые ошибки	Имеется минимальный набор навыков для решения стандартных задач с некоторыми недочетами	Продemonстрированы базовые навыки при решении стандартных задач с некоторыми недочетами	Продemonстрированы базовые навыки при решении стандартных задач без ошибок и недочетов	Продemonстрированы навыки при решении нестандартных задач без ошибок и недочетов	Продemonстрирован творческий подход к решению нестандартных задач

Шкала оценивания при промежуточной аттестации

Оценка		Уровень подготовки
зачтено	превосходно	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «превосходно», продемонстрированы знания, умения, владения по соответствующим компетенциям на уровне выше предусмотренного программой
	отлично	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «отлично».

	очень хорошо	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «очень хорошо»
	хорошо	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «хорошо».
	удовлетворительно	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «удовлетворительно», при этом хотя бы одна компетенция сформирована на уровне «удовлетворительно»
не зачтено	неудовлетворительно	Хотя бы одна компетенция сформирована на уровне «неудовлетворительно».
	плохо	Хотя бы одна компетенция сформирована на уровне «плохо»

5.3 Типовые контрольные задания или иные материалы, необходимые для оценки результатов обучения на промежуточной аттестации с указанием критериев их оценивания:

5.3.1 Типовые задания (оценочное средство - Контрольные вопросы) для оценки сформированности компетенции ПК-3

1. Центральный процессор (ЦП). Назначение, строение (архитектура), принцип (алгоритм) работы.
2. Арифметико-логическое устройство (АЛУ). Что это такое, и зачем нужно? Что подаётся на вход АЛУ?
3. Регистры ЦП. Что это такое, и зачем нужны? Классификация. Перечислите основные регистры, их назначение.
4. Команды центрального процессора. Что это такое, и зачем нужны? Классификация.
5. Из каких шагов состоит выполнение команды центральным процессором?
6. Системная шина. Что это такое, и зачем нужна? Почему устройства на шине не мешают работе друг другу?
7. Схема, описывающая простейшую архитектуру компьютера. Какие устройства в ней присутствуют, как они соединены, и каково их назначение?
8. Где находятся команды (программы) и данные в компьютере? Каким образом реализовано выполнение находящейся в памяти программы посредством ЦП? Какие регистры используются?
9. Гарвардская архитектура и архитектура фон Неймана (достаточно общих представлений).
10. Как реализован вызов процедур (подпрограмм)? Понятие стека, принцип его работы.
11. Назначение механизма прерываний. Понятие аппаратного прерывания. Простейшая реализация аппаратных прерываний через контроллер прерываний.
12. Реализация условного перехода при выполнении программы с точки зрения системы команд процессора и регистра состояний (флагов).
13. Примеры команд ассемблера, перемещающих данные из одной ячейки памяти в другую, арифметических команд, команд условного и безусловного перехода.
14. Пример реализации программного цикла на ассемблере. То, что на языках высокого уровня реализуется оператором *for*.
15. Назначение таймера в работе компьютера
16. Механизм виртуальной памяти. Что это, и зачем это нужно? Сегментная и страничная организация памяти (достаточно общих представлений).
17. Что такое операционная система? Из каких модулей она состоит, и какие преимущества с точки зрения написания и исполнения программ она даёт? (Достаточно общих представлений).

18. За счёт каких модулей операционной системы и аппаратных особенностей компьютера возможна многозадачность на компьютере с одним процессором?
19. Кэш-память. Что это такое, и зачем нужно? Какие данные туда попадают, и чем это улучшает работу компьютера? (Достаточно общих представлений).
20. Микроконтроллеры. Что это такое, зачем нужно, и как устроено? Чем отличаются от персонального компьютера?
21. CISC и RISC машины. Что это такое, чем они отличаются? Их относительные достоинства и недостатки. Важные преимущества RISC архитектуры.
22. Конвейеризация при выполнении команд в ЦП.

Критерии оценивания (оценочное средство - Контрольные вопросы)

Оценка	Критерии оценивания
зачтено	«Зачтено» ставится в том случае, если студент на понятийном уровне может дать ответы на заданные вопросы.
не зачтено	В противном случае ставится «Не зачтено».

6. Учебно-методическое и информационное обеспечение дисциплины (модуля)

Основная литература:

1. Шкелев Евгений Иванович. Аппаратные средства вычислительной техники : учеб. пособие для студентов ННГУ, обучающихся по направлениям подготовки 010800 "Радиофизика" и 090106 "Информ. безопасность телекоммуникац. систем" / Нижегородский государственный университет им. Н. И. Лобачевского. - Н. Новгород : Изд-во ННГУ, 2011. - 222 с. - ISBN 978-5-91326-155-7 : 161.75., 2 экз.
2. Шкелев Евгений Иванович. Электронные цифровые системы и микропроцессоры : учеб. пособие / Нижегородский государственный университет им. Н. И. Лобачевского. - Н. Новгород : Изд-во ННГУ, 2004. - 153 с. - ISBN 5-85746-785-3 : 28.00., 58 экз.

Дополнительная литература:

1. Шкелев Евгений Иванович. Знакомство с микроконтроллером серии MSP430 : практикум / Е. И. Шкелев, В. А. Калинин, В. В. Пархачев ; ННГУ им. Н. И. Лобачевского. - Нижний Новгород : Изд-во ННГУ, 2015. - 27 с. - Текст : электронный., <https://e-lib.unn.ru/MegaPro/UserEntry?Action=FindDocs&ids=850136&idb=0>.
2. Первые шаги в программировании микроконтроллера серии MSP430 : практикум / Е. И. Шкелев, А. В. Иванов, В. А. Калинин, В. В. Пархачев ; ННГУ им. Н. И. Лобачевского. - Нижний Новгород : Изд-во ННГУ, 2015. - 15 с. - Текст : электронный., <https://e-lib.unn.ru/MegaPro/UserEntry?Action=FindDocs&ids=850139&idb=0>.

Программное обеспечение и Интернет-ресурсы (в соответствии с содержанием дисциплины):

1. Интегрированная среда разработки (IDE) компании IAR Systems.

http://processor.wiki.ti.com/index.php/IAR_Embedded_Workbench_Kickstart_for_MSP430_Release_Notes.

7. Материально-техническое обеспечение дисциплины (модуля)

Учебные аудитории для проведения учебных занятий, предусмотренных образовательной программой, оснащены мультимедийным оборудованием (проектор, экран), техническими средствами обучения, компьютерами, специализированным оборудованием: Для изучения дисциплины используется лабораторный комплекс из 8 рабочих мест. Каждое рабочее место имеет персональный компьютер с интегрированной средой разработки (IDE) Embedded Workbench компании IAR Systems и подключенной к компьютеру целевой системой на базе микроконтроллера серии MSP430 компании Texas Instruments.

Помещения для самостоятельной работы обучающихся оснащены компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечены доступом в электронную информационно-образовательную среду.

Программа составлена в соответствии с требованиями ОС ННГУ по направлению подготовки/специальности 02.03.02 - Фундаментальная информатика и информационные технологии.

Автор(ы): Пархачев Владимир Владимирович, кандидат физико-математических наук, доцент.

Заведующий кафедрой: Фитасов Евгений Сергеевич, доктор технических наук.

Программа одобрена на заседании методической комиссии от 06.11.2025, протокол № 04/25.