

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

**федеральное государственное автономное  
образовательное учреждение высшего образования  
«Национальный исследовательский Нижегородский государственный университет  
им. Н.И. Лобачевского»**

Институт информационных технологий, математики и механики

---

УТВЕРЖДЕНО  
решением Ученого совета ННГУ  
протокол № 10 от 02.12.2024 г.

**Рабочая программа дисциплины**

Схемотехника и организация вычислительных систем

---

Уровень высшего образования  
Бакалавриат

---

Направление подготовки / специальность  
09.03.03 - Прикладная информатика

---

Направленность образовательной программы  
Проектирование и автоматизация производства изделий микроэлектроники

---

Форма обучения  
очная

---

г. Нижний Новгород

2025 год начала подготовки

## 1. Место дисциплины в структуре ОПОП

Дисциплина Б1.О.16 Схемотехника и организация вычислительных систем относится к обязательной части образовательной программы.

## 2. Планируемые результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения образовательной программы (компетенциями и индикаторами достижения компетенций)

Формируемые компетенции (код, содержание компетенции)	Планируемые результаты обучения по дисциплине (модулю), в соответствии с индикатором достижения компетенции		Наименование оценочного средства	
	Индикатор достижения компетенции (код, содержание индикатора)	Результаты обучения по дисциплине	Для текущего контроля успеваемости	Для промежуточной аттестации
ОПК-3: Способен решать стандартные задачи профессиональной деятельности на основе информационной и библиографической культуры с применением информационно-коммуникационных технологий и с учетом основных требований информационной безопасности;	ОПК-3.1: Демонстрирует знание принципов, методов и средств решения стандартных задач профессиональной деятельности на основе информационной и библиографической культуры с применением информационно-коммуникационных технологий и с учетом основных требований информационной безопасности ОПК-3.2: Демонстрирует умение применять информационно-коммуникационные технологии решения стандартных задач профессиональной деятельности на основе информационной и библиографической культуры с учетом основных требований информационной безопасности ОПК-3.3: Имеет практический опыт решения стандартных задач профессиональной деятельности с соблюдением требований информационной безопасности	ОПК-3.1: Знает основы современных архитектур ВС и методы самообразования в бурно развивающейся области вычислительной техники; математические и естественнонаучные основы современных архитектур ВС; возможные источники информации, дающие представление о современном состоянии и перспективах развития вычислительной техники.  ОПК-3.2: Умеет искать, обрабатывать и анализировать информацию о современном состоянии и перспективах развития вычислительной техники; планировать состав технического обеспечения проектируемой информационной системы.  ОПК-3.3: Имеет практический опыт поиска, анализа и обработки информации о современном состоянии и перспективах развития вычислительной техники как аппаратной основы ИС; проведения на определенном	Собеседование	Экзамен: Контрольные вопросы

		уровне компетентности сравнительной оценки конкретных архитектур ВС с точки зрения возможности и эффективности их использования в качестве технической базы проектируемой информационной системы.		
--	--	---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------	--	--

### 3. Структура и содержание дисциплины

#### 3.1 Трудоемкость дисциплины

	очная
<b>Общая трудоемкость, з.е.</b>	<b>3</b>
<b>Часов по учебному плану</b>	<b>108</b>
в том числе	
<b>аудиторные занятия (контактная работа):</b>	
- занятия лекционного типа	32
- занятия семинарского типа (практические занятия / лабораторные работы)	0
- КСР	2
<b>самостоятельная работа</b>	<b>38</b>
<b>Промежуточная аттестация</b>	<b>36</b> <b>Экзамен</b>

#### 3.2. Содержание дисциплины

(структурированное по темам (разделам) с указанием отведенного на них количества академических часов и виды учебных занятий)

Наименование разделов и тем дисциплины	Всего (часы)	в том числе			
		Контактная работа (работа во взаимодействии с преподавателем), часы из них			Самостоятельная работа обучающегося, часы
		Занятия лекционного типа	Занятия семинарского типа (практические занятия/лабораторные работы), часы	Всего	
	Ф О	Ф О	Ф О	Ф О	Ф О
Архитектура памяти цифровых ВС	4	2		2	2
Базовые принципы организации адресной памяти	8	4		4	4
Микросхемы и модули динамической памяти	8	4		4	4
Статическая память и ее применение для кэширования основной памяти ВС	8	4		4	4
Энергонезависимая память	6	2		2	4

Системотехнический уровень общего представления архитектуры ВС	8	4		4	4
Базовые принципы организации микропроцессоров	10	6		6	4
Микроархитектурный уровень общего представления архитектуры ВС	6	2		2	4
Современные тенденции развития архитектур микропроцессоров	6	2		2	4
Шинные интерфейсы ВС	6	2		2	4
Аттестация	36				
КСР	2			2	
Итого	108	32	0	34	38

### Содержание разделов и тем дисциплины

Архитектура памяти цифровых ВС: Назначение, основные параметры и общее представление иерархии запоминающих устройств. Регистровая память процессора. Кэш-память. Основная память.

Энергонезависимая память. Внешняя память.

Базовые принципы организации адресной памяти: Динамическая память (DRAM). Статическая память (SRAM). Обобщенные структуры памяти 2D, 3D, 2DM.

Микросхемы и модули динамической памяти: Состав входных и выходных сигналов микросхемы DRAM. Обычное управление микросхемой DRAM. Режим быстрого страничного обмена (FPM). EDO DRAM. BEDO DRAM. SDRAM. DDR (DDR2-DDR5) SDRAM. RDRAM (DR DRAM, XDR DRAM). VC DRAM. CDRAM. Модули памяти SIPP, SIMM, DIMM, RIMM.

Статическая память и ее применение для кэширования основной памяти ВС: Микросхемы Async SRAM, SB SRAM, PB SRAM. Базовые принципы организации кэш-памяти. Кэш прямого отображения.

Наборно-ассоциативный кэш. Полностью ассоциативный кэш.

Энергонезависимая память: ROM. PROM. EPROM (UV EPROM, E EPROM). Полупостоянная память.

Системотехнический уровень общего представления архитектуры ВС: Архитектура SISD. ЭВМ ENIAC.

Архитектура фон Неймана: принцип программного управления, концепция хранимой в памяти программы. ЭВМ EDSAC. Магистрально-модульный принцип организации ВС.

Базовые принципы организации микропроцессоров: Каноническая схема процессора. Процессоры с жесткой логикой. Процессоры с программируемой логикой. Формат микрокоманды. Внутренние и сложные команды. Интерпретация сложных команд. Архитектуры CISC и RISC.

Микроархитектурный уровень общего представления архитектуры ВС: Конвейеризация процесса выполнения команд. Технология прогнозирования ветвлений. Скалярные и суперскалярные процессоры. Технология переименования регистров.

Современные тенденции развития архитектур микропроцессоров.

Шинные интерфейсы ВС: Общее представление архитектуры шинного интерфейса. Арбитраж шины.

Системная шина расширения PCI. Локальные шины (USB, PCI Express).

### 4. Учебно-методическое обеспечение самостоятельной работы обучающихся

Самостоятельная работа обучающихся включает в себя подготовку к контрольным вопросам и заданиям для текущего контроля и промежуточной аттестации по итогам освоения дисциплины приведенным в п. 5.

Для обеспечения самостоятельной работы обучающихся используются:

Электронные курсы, созданные в системе электронного обучения ННГУ:

Схемотехника и организация вычислительных систем, <https://e-learning.unn.ru/course/view.php?id=7030>.

Иные учебно-методические материалы:

Басалин П.Д. Архитектура вычислительных систем. Учебник.- Нижний Новгород: Изд-во ННГУ им. Н.И.Лобачевского, 2003.

## **5. Фонд оценочных средств для текущего контроля успеваемости и промежуточной аттестации по дисциплине (модулю)**

### **5.1 Типовые задания, необходимые для оценки результатов обучения при проведении текущего контроля успеваемости с указанием критериев их оценивания:**

#### **5.1.1 Типовые задания (оценочное средство - Собеседование) для оценки сформированности компетенции ОПК-3:**

Назначение, основные параметры и общее представление иерархии запоминающих устройств.

Микросхемы DRAM, состав входных и выходных сигналов, базовый режим функционирования.

Базовые принципы организации кэш-памяти.

Базовые принципы архитектуры фон Неймана

Внутренние и сложные команды, интерпретация сложных команд.

Общее представление архитектуры шинного интерфейса

#### **Критерии оценивания (оценочное средство - Собеседование)**

Оценка	Критерии оценивания
зачтено	Студент дал развернутый ответ на все вопросы без существенных ошибок.
не зачтено	При ответе студент допускает грубые ошибки в основном материале.

### **5.2. Описание шкал оценивания результатов обучения по дисциплине при промежуточной аттестации**

#### **Шкала оценивания сформированности компетенций**

Уровень сформированности компетенций (индикатор достижения)	плохо	неудовлетворительно	удовлетворительно	хорошо	очень хорошо	отлично	превосходно
	не зачтено		зачтено				

ения компет							
<u>Знания</u>	Отсутствие знаний теоретического материала. Невозможность оценить полноту знаний вследствие отказа обучающегося от ответа	Уровень знаний ниже минимальных требований. Имели место грубые ошибки	Минимально допустимый уровень знаний. Допущено много негрубых ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Допущено несколько негрубых ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Допущено несколько несущественных ошибок	Уровень знаний в объеме, соответствующем программе подготовки. Ошибок нет.	Уровень знаний в объеме, превышающем программу подготовки.
<u>Умения</u>	Отсутствие минимальных умений. Невозможность оценить наличие умений вследствие отказа обучающегося от ответа	При решении стандартных задач не продемонстрированы основные умения. Имели место грубые ошибки	Продemonстрированы основные умения. Решены типовые задачи с негрубыми ошибками. Выполнены все задания, но не в полном объеме	Продemonстрированы все основные умения. Решены все основные задачи с негрубыми ошибками. Выполнены все задания в полном объеме, но некоторые с недочетами	Продemonстрированы все основные умения. Решены все основные задачи. Выполнены все задания в полном объеме, но некоторые с недочетами.	Продemonстрированы все основные умения. Решены все основные задачи с отдельными и несущественными недочетами, выполнены все задания в полном объеме	Продemonстрированы все основные умения. Решены все основные задачи. Выполнены все задания, в полном объеме без недочетов
<u>Навыки</u>	Отсутствие базовых навыков. Невозможность оценить наличие навыков вследствие отказа обучающегося от ответа	При решении стандартных задач не продемонстрированы базовые навыки. Имели место грубые ошибки	Имеется минимальный набор навыков для решения стандартных задач с некоторыми недочетами	Продemonстрированы базовые навыки при решении стандартных задач с некоторыми недочетами	Продemonстрированы базовые навыки при решении стандартных задач без ошибок и недочетов	Продemonстрированы навыки при решении нестандартных задач без ошибок и недочетов	Продemonстрирован творческий подход к решению нестандартных задач

### Шкала оценивания при промежуточной аттестации

Оценка		Уровень подготовки
зачтено	<b>превосходно</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «превосходно», продемонстрированы знания, умения, владения по соответствующим компетенциям на уровне выше предусмотренного программой
	<b>отлично</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «отлично».
	<b>очень хорошо</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «очень хорошо»
	<b>хорошо</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «хорошо».

	<b>удовлетворительно</b>	Все компетенции (части компетенций), на формирование которых направлена дисциплина, сформированы на уровне не ниже «удовлетворительно», при этом хотя бы одна компетенция сформирована на уровне «удовлетворительно»
<b>не зачтено</b>	<b>неудовлетворительно</b>	Хотя бы одна компетенция сформирована на уровне «неудовлетворительно».
	<b>плохо</b>	Хотя бы одна компетенция сформирована на уровне «плохо»

### 5.3 Типовые контрольные задания или иные материалы, необходимые для оценки результатов обучения на промежуточной аттестации с указанием критериев их оценивания:

#### 5.3.1 Типовые задания (оценочное средство - Контрольные вопросы) для оценки сформированности компетенции ОПК-3

1. Назначение, основные параметры и общее представление иерархии запоминающих устройств.
2. Динамическая и статическая адресная память.
3. Структура адресной памяти 2D.
4. Структура адресной памяти 3D.
5. Структура адресной памяти 2DM.
6. Микросхемы DRAM, состав входных и выходных сигналов, базовый режим функционирования.
7. Микросхемы FPM DRAM, EDO DRAM, BEDO DRAM.
8. Микросхемы SDRAM и управление ими.
9. Микросхемы DDR (DDR2-DDR5) SDRAM.
10. Микросхемы RDRAM (DR DRAM, XDR DRAM).
11. Микросхемы VC DRAM, CDRAM.
12. Модули динамической памяти SIPP, SIMM, DIMM.
13. Модуль динамической памяти RIMM.
14. Микросхемы статической памяти Async SRAM, SB SRAM, PB SRAM.
15. Базовые принципы организации кэш-памяти.
16. Кэш прямого отображения.

17.Наборно-ассоциативный кэш.
18.Полностью ассоциативный кэш.
19.Энергонезависимая память ROM, PROM, EPROM.
20.Полупостоянная память.
21.Базовые принципы архитектуры фон Неймана
22.Магистрально-модульный принцип организации ВС.
23.Операционный и управляющий автоматы процессора, схема их взаимодействия.
24.Процессоры с жесткой и программируемой логикой.
25.Внутренние и сложные команды, интерпретация сложных команд.
26.Конвейеризация процесса выполнения команд.
27.Технология прогнозирования ветвлений.
28.Скалярные и суперскалярные процессоры.
29.Технология переименования регистров.
30.Архитектуры CISC и RISC.
31.Архитектура VLIW.
32.Общее представление архитектуры шинного интерфейса.
33.Арбитраж шины.
34.Системная шина расширения PCI.
35.Универсальная последовательная шина USB.
36.Последовательная шина PCI Express.

#### **Критерии оценивания (оценочное средство - Контрольные вопросы)**

Оценка	Критерии оценивания
превосходно	Студент дал развернутый ответ на все вопросы и при этом продемонстрировал знание дополнительного материала.
отлично	Студент дал развернутый ответ на все вопросы.



Оценка	Критерии оценивания
очень хорошо	Студент дал ответ на все вопросы, возможно с незначительными недочетами.
хорошо	Студент ответил на большую часть вопросов с незначительными недочетами.
удовлетворительно	Студент ответил на большую часть вопросов с существенными недочетами.
неудовлетворительно	При ответе студент допускает грубые ошибки в основном материале и решении стандартных задач.
плохо	Отсутствие знаний материала, отсутствует способность решения стандартных задач.

## 6. Учебно-методическое и информационное обеспечение дисциплины (модуля)

Основная литература:

1. Басалин П. Д. Схемотехника и организация вычислительных систем : учебное пособие / Басалин П. Д., Тимофеев А. Е. - Нижний Новгород : ННГУ им. Н. И. Лобачевского, 2022. - 123 с. - Рекомендовано учебно-методической комиссией Института информационных технологий, математики и механики для студентов ННГУ, обучающихся по направлению подготовки 09 03 03 – «Прикладная информатика». - Книга из коллекции ННГУ им. Н. И. Лобачевского - Инженерно-технические науки., <https://e-lib.unn.ru/MegaPro/UserEntry?Action=FindDocs&ids=830214&idb=0>.

Дополнительная литература:

1. Аверченков О.Е. Основы схемотехники аналого-цифровых устройств : учебное пособие по курсу "Схемотехника ЭВМ" : учебное пособие / Аверченков О.Е. - Москва : ДМК-пресс, 2023. - 81 с. - ISBN 978-5-89818-364-6., <https://e-lib.unn.ru/MegaPro/UserEntry?Action=FindDocs&ids=878925&idb=0>.

Программное обеспечение и Интернет-ресурсы (в соответствии с содержанием дисциплины):

1. Операционные системы семейства MicrosoftWindows, лицензия по подписке MicrosoftImagine.
2. Браузер Google Chrome, предоставляется бесплатно на условиях лицензионных соглашений на программное обеспечение с открытым исходным кодом

## 7. Материально-техническое обеспечение дисциплины (модуля)

Учебные аудитории для проведения учебных занятий, предусмотренных образовательной программой, оснащены мультимедийным оборудованием (проектор, экран), техническими средствами обучения, компьютерами.

Помещения для самостоятельной работы обучающихся оснащены компьютерной техникой с

возможностью подключения к сети "Интернет" и обеспечены доступом в электронную информационно-образовательную среду.

Программа составлена в соответствии с требованиями ОС ННГУ по направлению подготовки/специальности 09.03.03 - Прикладная информатика.

Автор(ы): Басалин Павел Дмитриевич, кандидат технических наук, доцент.

Заведующий кафедрой: Прилуцкий Михаил Хаимович, доктор технических наук.

Программа одобрена на заседании методической комиссии от 02.12.2024, протокол № 5.